

2014년 상반기

석/박사 장학생 모집

04.03 ~ 04.18

선발대상

▶ 석사장학생

석사 1 ~ 3학기 재학생

학사성적 3.3/4.5, 석사성적 3.5/4.5 이상 동시 충족
여학자격소지자(OPIC NH 또는 토익스피킹 4급 이상)

▶ 박사장학생

3년차 ~ (졸업예정자 포함, 석/박사 통합과정 3년차~)

※ Course-Work 수료자 限

▶ 공통 자격

졸업 후 입사가능자(입사 조건부, 수혜기간의 2배 의무 근무)

해외여행에 결격 사유가 없는 자

남자의 경우 군필/면제자(전문연구요원 복무 중인 경우)

모집부문

▶ 반도체/Display공정, 장비 개발 관련 학과

- 전기전자(H/W), 컴퓨터(전산, S/W), 기계, 물리, 화학 등

공정	Photo(Coat & Dev.)/ Logic / EUV / Inkjet / Printing 공정 개발 / 초임계 세정 / 유기 세정 / 신물질(Ge/III-V) 세정 메커니즘 연구 / Dielectric Etch / Conductor Etch / Selectivity Chemical 공정 개발 / 차세대 Device 연구 개발, Pattern Damage Free 공정 연구 / 유/무기 합성, 촉매 등 화학반응공학, 화학반응 해석(모델, 시뮬레이션) / 오염 입자 제거 메커니즘
기계	광학계(Vision), 광원/광기구/광구조 설계, 광학 측정/분석/Simulation / 구동 System설계 (Robotics, Dynamics & Kinetics, Motion) / 조정밀 Stage설계, 물류 System설계, 기계학 및 재료/소재 분야 • CFDDesign, Ansys, Fluent, HFSS, Solidworks, Pro/Engineer • CAE - 구조해석(진동/구조역학 등), 유동해석(열, 유동, 유체, 유도가열, 소음 등)
SW	광학계(Vision) / Image Processing / 화상제어 / Machine Vision / Motion 제어 기술 / 알고리즘 / Embedded System / Smart UI개발 / 대용량 Database, Real-Time OS Scheduler 개발
HW	Circuit Design - Power Module / Control System / Controller / Interlock / Electric Wiring / AD Converter / Cable(Digital, Analog, Encoder, Motor등) / 분산제어(EtherCAT, E/IP)
RF/Plasma	RF System 최적화 / Etch 공정 개발 / Antenna설계 / Pulse Plasma Sources 개발

전형절차 및 일정

지원서 작성 >> 서류전형 >> 면접전형 >> 건강검진 >> 최종합격

• 지원서 접수 : 4월 3일(목) 9시 ~ 18일(금) 17시(한국시간기준)

• 면접전형 및 채용검진 : 4월 말 (추후 개별 공지)

• 최종합격자 발표 : 5월 중

지원방법

▶ 세메스 홈페이지(www.semes.com)를 통한 온라인 접수

▶ 지원서 작성 시 공고에 첨부된 입사지원서 및 소학년 성적 증명서 스캔 후 파일 첨부 必(학/석/박)

▶ 접수 마감 전까지 지원서 조회 및 수정이 가능

▶ 지원서상 허위기재가 있거나 제출하신 서류가 허위일 경우, 채용이 취소됩니다.

장학생 혜택

▶ 매월 학비보조금 및 등록금 실비 지원

▶ 산학과제 참여 시 최신 노트북 지급

▶ 경조사 지원

기 타

▶ 선발된 장학생은 우수한 학교 성적을 유지해야 하며, 졸업 후 수혜기간의 2배를 의무근무 하여야 함.

▶ 자세한 내용은 세메스 홈페이지 참조.

▶ 문의 : 인사팀 채용담당자

rec.semes@semes.com / 041-620-8155

www.facebook.com/semesrecruiting