

Alex Orailoglu

Capsule Introduction SNU CSE Distinguished Lecture Series

Alex Orailoglu 교수는 나노 스케일의 반도체 칩부터 보드 레벨의 임베디드 시스템을 설계하는 분야와 시스템의 신뢰성을 높이는 분야의 세계적인 전문가이다. VLSI의 검증 분야에서 최우수 학회인 IEEE VLSI Test Symposium과 임베디드 시스템 설계 분야에서 최우수 학회인 IEEE/ACM CODES-ISSS를 포함한 수십개의 관련 학술대회에서 프로그램 위원장과 조직위원장을 역임하였다. 그뿐 아니라, 학회 활동에서도 리더십을 발휘하여 2004년에는 IEEE Computer Society Task Force on Embedded System Codesign과 IEEE Computer Society Technical Committee on Nanoelectronics, Nanoarchitectures, and Nanocomputing, 2006년에는 ACM Special Interest Group on Design Automation, Emerging Technologies Technical Committee를 창립하고 HLDVT, SASP, NanoArch 등 테스트와 설계 분야에 특화된 다수의 국제학술대회를 설립하여, 관련 분야의 기술 발전과 커뮤니티 구성 및 확산에 선도적인 역할을 수행하였다. 그는 현재 IEEE Computer Society의 Golden Core 회원이다.

Alex Orailoglu 교수는 1987년부터 지금까지 the University of California at San Diego의 Department of Computer Science and Engineering 교수로 재직하고 있으며 VLSI 테스트, 신뢰성, 보안, 임베디드 시스템, 그리고 프로세서 및 신경망 아키텍처에 중점을 둔 Architecture, Reliability, Test, and Security (ARTS) 연구실을 이끌고 있다. Alex Orailoglu 교수는 1977년에 Harvard College에서 응용 수학 학사 학위를 최우등급으로 받았으며, 1979년에는 the University of Illinois, Urbana-Champaign에서는 미분방정식의 수치 해석에 관한 논문으로 컴퓨터 과학 석사를, 취득하였고 1983년에는 동대학에서 소프트웨어 공학 분야의 논문으로 박사 학위를 취득하였다. 이와 같이 여러 분야에 대한 전문 지식을 바탕으로 학교에 부임한 초반에는 반도체 회로의 상위수준 합성 기술을 연구하였으며 점차 VLSI 테스트 및 신뢰성과 컴퓨터 아키텍처 및 임베디드 시스템 분야로 관심을 넓혀왔다. 그의 학문에 대한 열의는 지속적으로 확장되어 최근에는 신경망 아키텍처 및 신뢰성을 연구하고 있다.

Alex Orailoglu 교수는 명료하고 열정적인 강연자로 인정받고 있으며 IEEE Computer Society Distinguished Lecturer로써 14회의 강연과 다수의 워크샵과 학술대회에서 14회의 기조 연설을 수행하였다. 그는 300여편에 이르는 학술 논문을 발표하였을 뿐 아니라, 다수의 세계적인 학자들을 배출하여 교육적으로도 큰 기여를 하였다. 그가 배출한 학자로는 New York University의 교수이면서 IEEE Fellow이기도 한 Ramesh Karri 교수를 비롯하여 9명의 교수가 포함된다.

하 순 회 교수, Feb. 2024