

2024년 하반기 오픈엣지 공개채용

오픈엣지테크놀로지는 글로벌 반도체 IP 시장의 선두로 도약하며,
혁신적 기술과 열정으로 미래를 함께 개척할 인재 여러분을 기다립니다.

채용분야 및 지원자격

직무	직무소개	자격요건	우대사항
Digital 설계	* NPU, Memory Controller, PHY, NoC IP RTL 설계 및 검증	* RTL 설계 경험을 보유하신 분 (Verilog / System Verilog 설계 및 Simulation)	* 관련 분야 석사 및 박사 학위를 보유하신 분 * SoC 개발 경험을 보유하신 분
Analog 설계	* PHY IP Analog 설계 * High-speed Transceiver (RX, TX), Equalizer, PLL / DLL 설계 * SI(Signal Integrity) / PI(Power Integrity) 검증 및 고객사 지원	* Analog 회로 설계 경험을 보유하신 분	* 관련 분야 석사 및 박사 학위를 보유하신 분 * 관련 설계 Tool 활용 경험을 보유하신 분
SW 개발	* NPU IP 개발을 위한 신경망 개발 및 경량화 * NPU Compiler 및 SDK 개발 * Linux Device Driver 및 Application 개발	* TensorFlow, PyTorch 등의 ML Framework 사용 경험을 보유하신 분 * AI framework 활용 신경망 학습 또는 추론 경험 을 보유하신 분	* 관련 분야 석사 및 박사 학위를 보유하신 분 * 신경망 경량화에 대한 이해 * Embedded 환경 C/C++ Application SW 개발 경험 * Compiler에 대한 이해

* 공통 자격요건 : 해외 여행에 결격 사유가 없으신 분, 관련 분야 학사 학위 이상을 보유하신 분 ('25.02월 졸업 예정자 포함)

* 공통 우대사항 : 취업 보호 대상자는 관련 법령에 의거하여 우대 합니다.

전형절차



* 전형절차는 직무에 따라 일부 상이할 수 있습니다.

근무조건

- 근무형태 : 정규직 (수습기간 3개월, 수습기간 내 임금 100% 지급)
- 근무일시 : 주 5일(월~금), 자율출퇴근
- 급여 : 회사 내규에 따름

지원방법

- 접수기간 : 2024년 11월 11일 (월) 17시 ~ 2024년 11월 22일 (금) 23시 59분
- 접수방법 : 링크 내 첨부 된 입사 지원서 작성 후 오픈엣지 채용 홈페이지 (<https://openedges.careers.team/>) 지원
- 제출서류 : 입사지원서, 졸업(예정)증명서, 성적증명서, 포트폴리오(선택)

문의

- 오픈엣지 EX팀 | recruit@opnedges.com

입사지원 서류에 허위사실이 발견될 경우, 채용확정 이후라도 채용이 취소될 수 있습니다.